

# - Open Source Utilized Silicon Initiatives - Supported by AIST Solutions

オープンソースEDAツールとPDKによるチップ開発サポート



## OPENSUSI

- ▶ 国内の半導体アセット（チップ製造能力）をプラットフォームに再整備し、
- ▶ オープンソースEDAツールとPDKにより専用半導体の設計の参入障壁を下げ、
- ▶ 国内産業が専用半導体にて国際競争を勝ち抜く環境を提供します。

### 設立趣旨

OpenSUSIは、オープンソースのEDAツールとオープンソースの半導体が、我が国の半導体産業の競争力、革新性、教育、独立性、サイバー耐性、環境持続可能性などに貢献できると信じ、またオープンな設計環境が、経済的な指標だけでなく、社会全体に及ぶ副次的な効果もあると信じて、その展開と普及を目指すために設立された、一般社団法人です。



- 米国のNPO団体であるChipsAllianceと連携して活動します。
- 国内の半導体ファブと連携してオープンPDKをサポートします。
- オープンソースEDAツールでのチップ設計のユーザーコミュニティをサポートし開発事例を拡大します。
- 初学者教育、人材育成やリスキリングの設計ワークショップをサポートします。

### efabless.comのchipIgnite 試作サービス

- 独占代理店として国内ユーザーをサポートします。
- 大学や公共機関のユーザー向けの購買要件に対応します。
- 日本語でのご要望や問い合わせ窓口対応をいたします。

問い合わせ先：一般社団法人OpenSUSIホームページ  
<https://www.opensusi.org/inquire/>



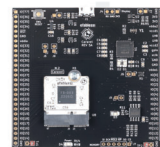
#### What is chipIgnite

A rapid IC design and prototyping solution that enables anyone to create a chip

##### Benefits:

- Low Cost: Complete design flow including chips and eval boards
- Quick Turnaround: Develop from definition to working silicon in under 5 months
- User Defined: Implement your own digital or mixed-signal designs
- Design Community: Access source IP, ask questions, and receive support
- Broad Tool Support: Utilize open-source or proprietary tools

Only **\$9750**  
per Project



© 2024 Efabless Corporation

efabless

<https://efabless.com/chipignite>



株式会社AIST Solutions

問合せ先: <https://www.aist-solutions.co.jp/contact/form.html>

**AIST** **AIST SOLUTIONS**  
産総研グループ | AIST GROUP